```
DIALOG(R) File 351: Derwent WPI
(c) 2004 Thomson Derwent. All rts. reserv.
             **Image available**
013907692
WPI Acc No: 2001-391905/200142
XRPX Acc No: N01-288359
 Interface for controlling access to a computer, its applications and
 peripherals using a smart card type device that authorizes access to the
 computer via a parallel port interface
Patent Assignee: SCM SCHNEIDER MICROSYSTEME-MICROSYSTEMES (SCMS-N)
Inventor: GUENEBAUD P
Number of Countries: 094 Number of Patents: 003
Patent Family:
Patent No
                     Date
                             Applicat No
              Kind
                                            Kind
                                                   Date
                                                            Week
               A1 20010112 FR 998906
                                                 19990709
                                                           2.00142 B
                                             A
FR 2796176
WO 200104728
                   20010118 WO 2000FR1989
                                                 20000710
               A1
                                                           200142
                                             Α.
AU 200064517
                   20010130 AU 200064517
                                             A 20000710
                                                           200142
               A
Priority Applications (No Type Date): FR 998906 A 19990709
Patent Details:
Patent No Kind Lan Pg
                         Main IPC
                                     Filing Notes
FR 2796176
                    10 G06F-013/00
              A1
WO 200104728 A1 F
                       G06F-001/00
   Designated States (National): AE AG AL AM AT AU AZ BA BB BG BR BY BZ CA
   CH CN CR CU CZ DE DK DM DZ EE ES FI GB GD GE GH GM HR HU ID IL IN IS JP
   KE KG KP KR KZ LC LK LR LS LT LU LV MA MD MG MK MN MW MX MZ NO NZ PL PT
   RO RU SD SE SG SI SK SL TJ TM TR TT TZ UA UG US UZ VN YU ZA ZW
   Designated States (Regional): AT BE CH CY DE DK EA ES FI FR GB GH GM GR
   IE IT KE LS LU MC MW MZ NL OA PT SD SE SL SZ TZ UG ZW
AU 200064517 A
                       G06F-001/00
                                     Based on patent WO 200104728
Abstract (Basic): FR 2796176 A1
        NOVELTY - Device comprises a parallel port interface (4) for smart
    or chip cards (5) which can be used to control access to some or all of
    a number of computer applications. The interface has a peripheral
   interface (6, 9) for connection to each peripheral (7, 8) and a
    controller interface (3) connected to the parallel port interface for
    managing data flux between computer, interfaces (6,9) and peripherals.
        USE - Increasing computer security by requiring authorization using
    a smart card.
        ADVANTAGE - Smart card provides a very adaptable and customizable
   method for controlling access to a computer and its peripherals.
        DESCRIPTION OF DRAWING(S) - Figure shows a block diagram of the
    elements of the device.
       parallel port (2)
        management interface (3)
       peripheral interfaces (6, 9)
       peripherals. (7, 8)
       pp; 10 DwgNo 1/1
Title Terms: INTERFACE; CONTROL; ACCESS; COMPUTER; APPLY; PERIPHERAL; SMART
  ; CARD; TYPE; DEVICE; ACCESS; COMPUTER; PARALLEL; PORT; INTERFACE
Derwent Class: T01; T04
International Patent Class (Main): G06F-001/00; G06F-013/00
International Patent Class (Additional): G06F-013/38; G06K-019/07
File Segment: EPI
Manual Codes (EPI/S-X): T01-C07C4; T01-C11; T04-K; T04-K02
```

19 RÉPUBLIQUE FRANÇAISE

INSTITUT NATIONAL DE LA PROPRIÉTÉ INDUSTRIELLE

**PARIS** 

11) No de publication :

*2 796 176* 

(à n'utiliser que pour les commandes de reproduction)

21 Nº d'enregistrement national :

99 08906

51) Int Cl7: **G 06 F 13/00,** G 06 K 19/07

(12)

## **DEMANDE DE BREVET D'INVENTION**

Δ1

- 22 Date de dépôt : 09.07.99.
- (30) Priorité :

71 Demandeur(s): SCM SCHNEIDER MICROSYS-TEME-MICROSYSTEMES SCHNEIDER ENTWIC-KLUNGS UND VERTRIERS GMBH-SARL DEVELOPPEMENT ET VENTE — FR.

(72) Inventeur(s): GUENEBAUD PHILIPPE.

- Date de mise à la disposition du public de la demande : 12.01.01 Bulletin 01/02.
- Liste des documents cités dans le rapport de recherche préliminaire : Se reporter à la fin du présent fascicule
- Références à d'autres documents nationaux apparentés :

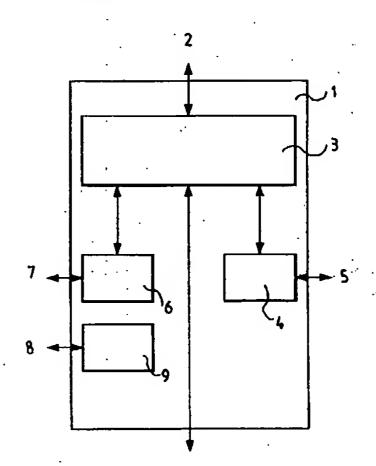
(73) Titulaire(s):

- 74) Mandataire(s): HAUTIER.
- DISPOSITIF D'INTERFACE ENTRE UN PORT PARALLELE D'UN ORDINATEUR ET AU MOINS UN PERIPHERIQUE COMPORTANT UNE INTERFACE POUR CARTE A PUCE.
- La présente invention concerne un dispositif (1) d'interfaçage entre un port parallèle (2) d'un ordinateur et au moins un périphérique.

Selon l'invention, le dispositif (1) comporte en outre:
- une interface (4) pour cartes à puce (5) apte à conditionner l'autorisation d'accès à au moins une partie des applications informatiques ; - au moins une interface (6, 9) de périphérique pour la llaison avec chaque périphérique (7, 8);
- une interface de gestion (3) connectée au port paral-

- une interface de gestion (3) connectée au port parallèle (2) de l'ordinateur et apte à gérer le flux de données entre l'ordinateur, l'interface (4) pour carte à puce et les interfaces périphériques (6, 9).

Application à la sécurisation de systèmes informatiques par une autorisation donnée par carte à puce.





La présente invention concerne un dispositif d'interfaçage entre un port parallèle d'un ordinateur et au moins un périphérique.

L'invention trouvera particulièrement son application dans le domaine de la sécurisation de systèmes informatiques par le biais d'autorisations données par carte à puce.

On connaît déjà différents dispositifs d'interfaçage permettant la sécurisation de systèmes informatiques.

De tels dispositifs sont couramment appelés "DONGLE" et sont disposés entre un port parallèle de l'ordinateur et un périphérique.

10

15

20

30

On connaît, par ailleurs du document W09406071 un dispositif de protection électronique comprenant des moyens se présentant, par exemple, sous forme d'un circuit conçu pour modifier l'information contenue dans un emplacement particulier d'une mémoire de façon prédéterminée. Le logiciel à protéger ne fonctionnera pas à moins qu'il identifie une configuration prédéterminée d'un emplacement particulier de la mémoire. Cet emplacement peut être réel ou virtuel.

Les cartes à puce sont très efficaces et couramment utilisée dans le domaine de la sécurisation pour l'accès à ces systèmes informatiques.

Cependant, dans le cadre de dispositifs d'interfaçage tels que connus actuellement, la sécurisation par carte à puce est particulièrement limitée.

En effet, le nombre de ports de l'ordinateur est actuellement peu important, ce qui limite les possibilités de connexion d'un lecteur de carte à puce.

Par exemple, une personne utilisant un ordinateur doté d'un port pour le branchement d'un périphérique tel un modem, d'un port parallèle (pour le branchement d'un périphérique tel qu'une imprimante), et d'un port "PS2" pour le branchement d'un périphérique (tel un pointeur souris) ne peut plus

brancher un lecteur de carte à puce pour la sécurisation de son système informatique.

En conséquence, les dispositifs dénommés "DONGLE" actuels n'utilisent pas de carte à puce.

La présente invention a pour but de pallier les inconvénients des systèmes actuels et présentent, pour ce faire, un nouveau dispositif d'interfaçage entre un port parallèle d'un ordinateur et au moins un périphérique.

L'un des premiers objets de l'invention est de sécuriser un système informatique par le biais de moyens d'autorisation sous forme de carte à puce.

10

15

25

30

Un autre but de l'invention est de permettre de ne pas limiter, par la connexion de moyens d'autorisation tels qu'une carte à puce, le nombre de périphériques susceptibles d'être branchés.

Un autre objectif de l'invention est de permettre un chaînage de plusieurs cartes à puce, par connexion en cascade, de plusieurs dispositifs selon l'invention.

La présente invention concerne un dispositif d'interfaçage entre un port parallèle d'un ordinateur et au moins un périphérique, caractérisé par le fait qu'il comporte:

- une interface pour cartes à puce apte à conditionner l'autorisation d'accès à au moins une partie des applications informatiques;
- au moins une interface de périphérique pour la liaison avec chaque périphérique ;
- une interface de gestion connectée au port parallèle de l'ordinateur et apte à gérer le flux de données entre l'ordinateur, l'interface pour carte à puce et les interfaces périphériques.

Ce dispositif d'interfaçage pourra se présenter sous différents modes de réalisation et notamment ceux énoncés ciaprès.

Au moins une interface périphérique est à liaison parallèle pour la connexion d'un périphérique à liaison parallèle.

Le périphérique à liaison parallèle est un autre dispositif d'interfaçe, afin de permettre le chaînage d'interfaces pour cartes à puce.

L'interface de gestion comprend des moyens de décryptage ou de cryptage pour le décryptage ou le cryptage de flux de données en provenance d'une ou plusieurs interfaces périphériques.

Une interface périphérique est à liaison série.

10

20

25

.30

Une interface périphérique est une interface multimédia pour la connexion avec une carte multimédia.

La carte à puce apte à coopérer avec l'interface est non extractible et intégrée dans le dispositif.

Les dessins ci-joints sont donnés à titre d'exemples indicatifs et non limitatifs. Ils représentent un mode de réalisation préféré selon l'invention. Ils permettront de comprendre aisément l'invention.

La figure 1 est un organigramme représentant schématiquement différents éléments constitutifs du dispositif selon l'invention ainsi que leur liaison.

Tel que schématisé, le dispositif 1 pourra être positionné entre un port parallèle repéré 2 et au moins un périphérique. Ces périphériques peuvent être notamment un lecteur de CD-ROM, une imprimante, une carte multimédia.

Outre la connexion d'un périphérique ou de plusieurs périphériques sur le port parallèle 2, le dispositif 1, ici présenté, permet la connexion d'un lecteur de carte à puce 5.

Ainsi, selon l'invention, le dispositif comporte une interface 4 pour carte à puce 5.

Dans une application préférée, la carte à puce 5 est apte à conditionner l'autorisation d'accès à au moins une partie des applications informatiques.

On entend, par application informatique, par exemple, l'accès à des logiciels, à des périphériques ou à une partie de la mémoire.

Comme cela ressort également de l'organigramme de la figure 1, le dispositif 1 comprend, en outre, au moins une interface 6, 9 de périphérique.

Les interfaces 6, 9 permettent la liaison avec différents périphériques repérés 7, 8.

La gestion des connexions multiples autorisés par la présente invention est réalisée par une interface de gestion 3 connectée au port parallèle 2 de l'ordinateur.

Cet interface de gestion 3 permet de gérer le flux de données entre l'ordinateur d'une part, et les interfaces 4, 6, 9 d'autre part.

On pourra notamment utiliser une interface de gestion 3 sous forme d'interface IEEE 1284.

15

20

30

Toujours à titre d'exemple, on pourra réaliser le dispositif mettant en œuvre les composants suivants développés par le demandeur : pour l'interface de gestion (3) et les interfaces de périphérique 6,9, on pourra utiliser le composant Impact-S ; pour l'interface (4) pour carte à puce, le produit dénommé STC pourra être mis en œuvre.

Tel que cela ressort de la figure 1, l'interface de gestion 3 peut également être en liaison avec une interface périphérique 10 à liaison parallèle. De cette façon, la connexion d'un périphérique à liaison parallèle sera également rendue possible.

Particulièrement, ce périphérique à liaison parallèle supplémentaire pourra être constitué par un dispositif d'interfaçage semblable à celui de l'invention.

Dans ce cadre, il sera possible de chaîner plusieurs cartes à puce 5 par l'enchaînement en connexion parallèle de plusieurs dispositifs 1 selon l'invention.

Dans un mode particulier de réalisation, il peut être intéressant que l'interface de gestion 3 effectue un décryptage des données reçues d'un périphérique. Par exemple, dans le cadre de la connexion d'un lecteur de CD-ROM, les données issues du CD-ROM pourront rester protégées en ce qu'elles restent cryptées sans l'autorisation donnée par la carte à puce 5.

Si une telle autorisation est donnée, l'interface de gestion 3 assurera le décryptage du flux de données.

Dans un mode particulier de réalisation, l'une des interfaces périphériques est une liaison série.

10

15

20

Dans un autre mode de réalisation, l'une des interfaces périphériques est une interface multimédia pour la connexion avec une carte multimédia ou combocarte.

On obtient, par la présente invention, une véritable interface intelligente capable de plusieurs fonctions dont la sécurisation de l'accès au système informatique, le décryptage ou de décryptage de données issues de l'un des périphériques ainsi que la connexion de plusieurs périphériques sur un même port parallèle de l'ordinateur.

Selon un mode de réalisation, la carte à puce 5 d'autorisation n'est pas extractible et est intégrée au sein même du dispositif 1 par exemple en usine.

#### REFERENCES

- 1. Dispositif
- 2. Port parallèle
- 3. Interface de gestion
  - 4. Interface pour cartes à puce
  - 5. Carte à puce
  - 6. Interface de périphérique
  - 7. Périphérique
- 10 8. Périphérique
  - 9. Interface de périphérique
  - 10. Interface de périphérique

#### REVENDICATIONS

Dispositif (1) d'interfaçage entre un port parallèle
 d'un ordinateur et au moins un périphérique, caractérisé par le fait qu'il comporte :

10

15

20

25

30

- une interface (4) pour cartes à puce (5) apte à conditionner l'autorisation d'accès à au moins une partie des applications informatiques;
- au moins une interface (6,9) de périphérique pour la liaison avec chaque périphérique (7,8) ;
- une interface de gestion (3) connectée au port parallèle (2) de l'ordinateur et apte à gérer le flux de données entre l'ordinateur, l'interface (4) pour carte à puce et les interfaces périphériques (6,9).
- 2. Dispositif (1) d'interfaçage selon la revendication 1 caractérisé par le fait

qu'au moins une interface périphérique (10) est à liaison parallèle pour la connexion d'un périphérique à liaison parallèle.

3. Dispositif (1) d'interfaçage selon la revendication 2 caractérisé par le fait

que le périphérique à liaison parallèle est un autre dispositif d'interfaçage, afin de permettre le chaînage d'interfaces pour cartes à puce.

4. Dispositif (1) d'interfaçage selon l'une quelconque des revendications 1 à 3 caractérisé par le fait

que l'interface de gestion (3) comprend des moyens de décryptage ou le cryptage pour le décryptage ou le cryptage de flux de données en provenance d'une ou plusieurs interfaces périphériques.

5. Dispositif (1) d'interfaçage selon l'une quelconque des revendications 1 à 4 caractérisé par le fait

qu'une interface périphérique est à liaison série.

6. Dispositif (1) d'interfaçage selon l'une quelconque des revendications 1 à 5 caractérisé par le fait

qu'une interface périphérique est une interface multimédia pour la connexion avec une carte multimédia.

7. Dispositif (1) d'interfaçage selon l'une quelconque des revendications 1 à 6 caractérisé par le fait

que la carte carte à puce (5) apte à coopérer avec l'interface (4) est non extractible et intégrée dans le dispositif (1).

5



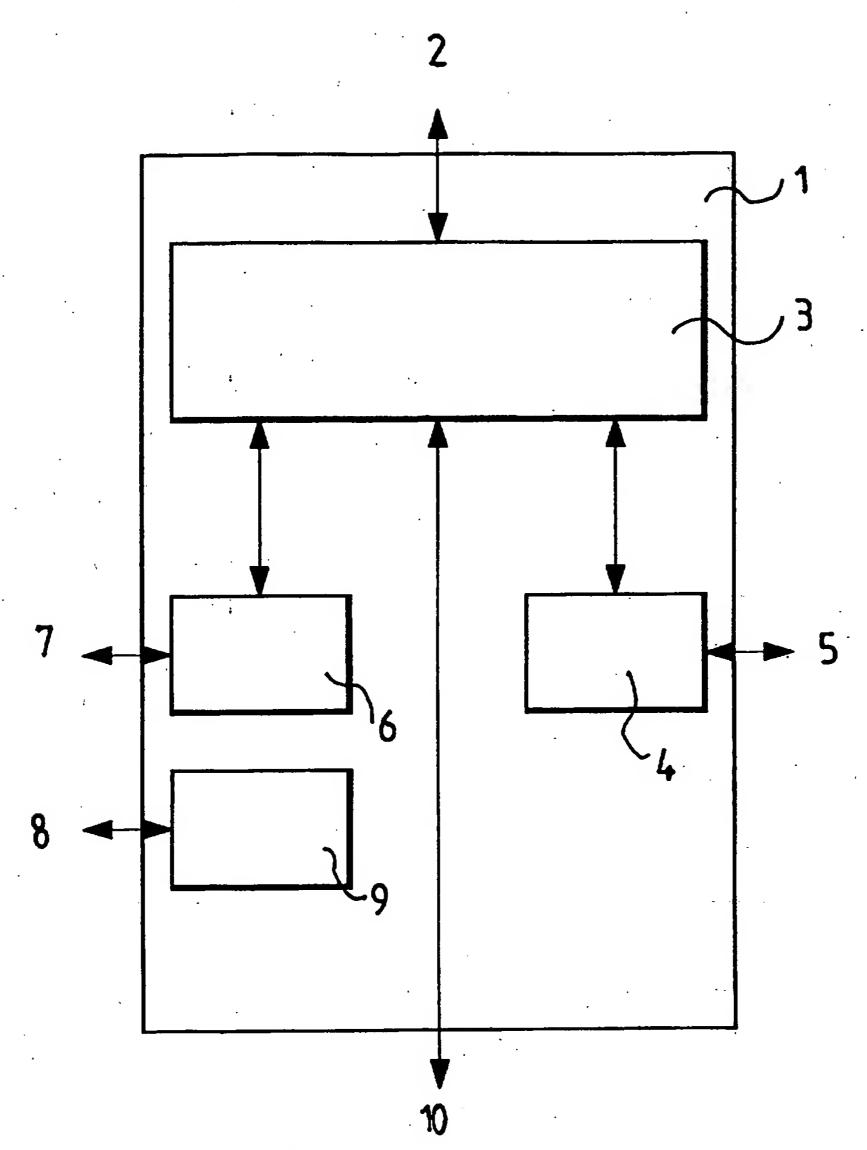


Fig. 1

### REPUBLIQUE FRANÇAISE

INSTITUT NATIONAL.

de la PROPRIETE INDUSTRIELLE

#### RAPPORT DE RECHERCHE PRELIMINAIRE

établi sur la base des demières revendications déposées avant le commencement de la recherche N° d'enregistrement national FA 579827

FR 9908906

DOCU	IMENTS CONSIDERES COMME PEI	RTINENTS	Revendications concernées	·	
atégorie	Citation du document avec Indication, en cas de bes des parties pertinentes	oin,	de la demande examinée		
<b>X</b>	WO 98 07255 A (INFORMATION RES ENGINEERI) 19 février 1998 (19 * abrégé; figure 2 * * page 3, ligne 7 - page 4, li * page 16, ligne 14 - page 17,	98-02-19) gne 17 *	1,2,4,5 3,6,7		
<b>Y</b>	EP 0 770 951 A (ACTIKEY) 2 mai 1997 (1997-05-02) * le document en entier *		3	· .	
1	US 5 187 352 A (BLAIR WILLIAM 16 février 1993 (1993-02-16) * abrégé *	ET AL)	6		
<b>(</b>	AU 640 898 B (KIRLICH MUHAMED) 2 septembre 1993 (1993-09-02) * figures 1-3 *	·	7	(	
	* page 4, ligne 20 - ligne 33 * page 8, ligne 1 - ligne 7 *	*			
	* revendications 1-3 *			DOMAINES TECHNIQUES RECHERCHES (Int.CL.7)	
4	· /		1,2,5	G06F	
	·				
	•	•			
	•				
				. ,,	
		. /			
			·		
				·	
		ement de la recherche		Examinateur	
<del></del>		avril 2000	<u></u>	vell, D	
X:par Y:par aut A:per	categorie des documents cites rticulièrement pertinent à lui seul rticulièrement pertinent en combinaison avec un re document de la même catégorie rtinent à l'encontre d'au moins une revendication	à la date de dé	revet bénéficiant o pôt et qui n'a été p à une date postér nande	d'une date antérieure subliéqu'à cette date	
0:dh	ou arrière-plan technologique général  O : divulgation non-écrite  B : document intercalaire		k : membre de la même famille, document correspondant		

# This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

□ BLACK BORDERS
□ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
□ FADED TEXT OR DRAWING
□ BLURRED OR ILLEGIBLE TEXT OR DRAWING
□ SKEWED/SLANTED IMAGES
□ COLOR OR BLACK AND WHITE PHOTOGRAPHS
□ GRAY SCALE DOCUMENTS
□ LINES OR MARKS ON ORIGINAL DOCUMENT
□ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

## IMAGES ARE BEST AVAILABLE COPY.

□ OTHER: \_\_\_\_\_

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.